

Références :

http://www.siloged.fr/cours/PORTES_PLD.PDF?PHPSESSID=69385f765ebd4338991c8625cbfcafd2

http://reds.heig-vd.ch/share/cours/BSL/PorteLogique_Boole.pdf

http://genelec.santonum.free.fr/_fichiers/s1-Electronique/s12-Technologie-logique/Cours-Technologie-CMOS.i1231.pdf

<http://web.univ-pau.fr/~ecariou/cours/archi/cours-3-circuits-logiques.pdf>

<http://hu.jean-louis.pagesperso-orange.fr/logique/logique.html>

<http://fr.wikipedia.org/>